PATENT ABSTRACTS OF JAPAN

(11)Publication number :

07-007687

BEST AVAILABLE COP'

(43)Date of publication of application: 10.01.1995

(51)Int.CI.

(21)Application number: 05-145000 (22)Date of filing:

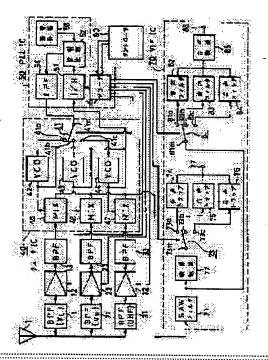
(71)Applicant: SONY CORP

(72)Inventor: OTANI KOICHI

(54) TUNER FOR TELEVISION BROADCASTING

(57)Abstract:

PURPOSE: To simplify the constitution of a tuner for television broadcasting corresponding to plural broadcasting systems. CONSTITUTION: In this tuner for the television broadcasting provided with a tuning part 40 for mixing oscillation signals in reception signals, extracting the television broadcasting waves of a desired frequency band and letting them be intermediate frequency signals, a PLL part 50 for constituting a phase locked loop circuit for generating the oscillation signals and an intermediate frequency signal processing part 70 for performing processing of the intermediate frequency signals outputted by the tuning part 40 for which the tuning part 40, the PLL part 50 and the intermediate frequency signal processing part 70 are integrally consistuted, a processing state inside the intermediate frequency signal processing part 70 is switched corresponding to control signals supplied to the PLL part 50.



LEGAL STATUS

[Date of request for examination]

10.12,1999

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3355702

[Date of registration]

04.10.2002

[Number of appeal against examiner's decision of rejection

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本國特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-7687

(43)公開日 平成7年(1995)1月10日

(51) Int.Cl.⁸

識別記号

庁内整理番号

FΙ

技術表示箇所

H04N 5/46

審査請求 未請求 請求項の数3 OL (全 6 頁)

(21)出願番号

(22)出顧日

特願平5-145000

平成5年(1993)6月16日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 大谷 晃一

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

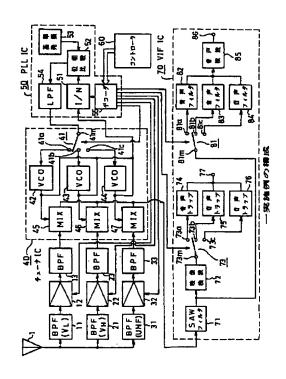
(74)代理人 弁理士 松限 秀盛

(54) 【発明の名称】 テレビジョン放送用チューナ

(57)【要約】

【目的】 複数の放送方式に対応させたテレビジョン放 送用チューナの構成を簡単にする。

【構成】 受信信号に発振信号を混合して所望の周波数 帯域のテレビジョン放送波を抽出して中間周波信号とす る選局部40と、発振信号を生成させるためのフェーズ ・ロックド・ループ回路を構成するPLL部50と、選 局部40が出力する中間周波信号を処理する中間周波信 号処理部70とを有し、選局部40とPLL部50と中 間周波信号処理部70とが一体的に構成されるテレビジ ョン放送用チューナにおいて、PLL部50に供給され る制御信号に応じて、中間周波信号処理部70内の処理 状態の切換えを行うようにした。



【特許請求の範囲】

【請求項1】 受信信号に発振信号を混合して所望の周波数帯域のテレビジョン放送波を抽出して中間周波信号とする選局部と、上記発振信号を生成させるためのフェーズ・ロックド・ループ回路を構成するPLL部と、上記選局部が出力する中間周波信号を処理する中間周波信号処理部とを有し、

上記選局部と上記PLL部と上記中間周波信号処理部とが一体的に構成されるテレビジョン放送用チューナにおいて、

上記PLL部に供給される制御信号に応じて、上記中間 周波信号処理部内の処理状態の切換えを行うようにした ことを特徴とするテレビジョン放送用チューナ。

【請求項2】 中間周波信号処理部内の音声トラップ用フィルタの切換えを行うようにした請求項1に記載のテレビジョン放送用チューナ。

【請求項3】 中間周波信号処理部内の音声信号抽出用 フィルタの切換えを行うようにした請求項1に記載のテ* *レビジョン放送用チューナ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、テレビジョン受像機や VTRなどに適用して好適なテレビジョン放送用チュー ナに関し、特に複数の放送方式の受信を行うテレビジョ ン放送用チューナに関する。

[0002]

【従来の技術】従来、複数の放送方式のテレビジョン放送波を受信するチューナが内蔵されたテレビジョン受像機やVTRが各種開発されている。即ち、テレビジョン放送波の放送方式には、複数の種類があり、例えば1台のテレビジョン受像機で複数の放送方式の受信信号を受像出来るようにしたものが開発されている。ここで、世界の主とした放送方式を次の〔表1〕に示す。

[0003]

【表1】

放送方式	В	G	D	K	L	М	I
映像·音声間帯域 [Milz]	5.5	5.5	6.5	6.5	6.5	4.5	6.0
チャンネル帯域[MHz]	7.0	8.0	8.0	8.0	8.0	6.0	8.0

【0004】この〔表1〕は、各チャンネルのテレビジョン放送波の周波数配列上から見た区別を示した表で、各チャンネルの帯域幅と、各チャンネル内の映像信号周波数と音声信号周波数との間の帯域幅とが、各方式で異なっている。

【0005】従って、これらの各方式のテレビジョン放 30 送波を受信させるチューナは、選局されるチャンネルの 周波数の間隔や、音声信号を抽出させるフィルタの周波数などを、受信する放送方式毎に切換える必要がある。

【発明が解決しようとする課題】ところで、このような 複数の放送方式に対応させたテレビジョン放送用チューナは、構成が複雑である不都合があった。即ち、上述したように受信する放送方式毎に、音声信号を抽出させるフィルタなどを切換える必要があり、その切換えの制御のための構成が複雑になっている。特に、受信する放送 40 方式や受信チャンネルを制御するコントローラから、各回路に切換えのための制御信号を供給する必要があり、チューナやその周辺の回路構成が複雑になっていた。

【0007】この点について具体的に説明すると、チューナのコントローラは、通常マイクロコンピュータで構成され、上述したように複数の放送方式に対応させるためには、チューナの各部に放送方式に応じた切換えを行う制御信号を供給するための出力ポートを設ける必要があり、コントローラに多くの出力ポートを設ける必要が生じ、コントローラの構成が複雑になると共に、このコ

ントローラとチューナの各部を接続するための構成が複 雑になっていた。

【0008】本発明はかかる点に鑑み、複数の放送方式 に対応させたテレビジョン放送用チューナの構成を簡単 にすることを目的とする。

0 [0009]

【課題を解決するための手段】本発明は、例えば図1に示すように、受信信号に発振信号を混合して所望の周波数帯域のテレビジョン放送波を抽出して中間周波信号とする選局部40と、発振信号を生成させるためのフェーズ・ロックド・ループ回路を構成するPLL部50と、選局部40が出力する中間周波信号を処理する中間周波信号処理部70とを有し、選局部40とPLL部50と中間周波信号処理部70とが一体的に構成されるテレビジョン放送用チューナにおいて、PLL部50に供給される制御信号に応じて、中間周波信号処理部70内の処理状態の切換えを行うようにしたものである。

【0010】また、この場合に中間周波信号処理部70内の音声トラップ用フィルタ74,75,76の切換えを行うようにしたものである。

【0011】さらに、この場合に中間周波信号処理部内の音声信号抽出用フィルタ82,83,84の切換えを行うようにしたものである。

[0012]

【作用】本発明によると、PLL部に制御信号を供給す 30 ることで、中間周波信号処理部内の処理状態が切換わ

り、放送方式の切換えなどのために、コントローラから 中間周波信号処理部に直接制御信号を供給する必要がな

[0013]

【実施例】以下、本発明の一実施例を、添付図面を参照 して説明する。

【0014】図1は本例のテレビジョン放送受信用チュ ーナの構成を示す図で、このチューナは、3個の集積回 路(チューナIC40, PLL IC50, VIF I C70)を主たる構成部品としてあり、この3個のIC 40,50,70を1枚の基板上に一体的に取付けて構 成させてある。図1において1はアンテナを示し、この アンテナ1で受信した信号をバンドパスフィルタ11, 21, 31に供給する。この場合、バンドパスフィルタ 11はVHF帯域の低周波数帯 (いわゆるVHFのロー チャンネル)を抽出するフィルタで、バンドパスフィル タ21はVHF帯域の髙周波数帯(いわゆるVHFのハ イチャンネル)を抽出するフィルタで、バンドパスフィ ルタ31はUHF帯域を抽出するフィルタである。

【0015】そして、バンドパスフィルタ11で抽出し 20 たVHF帯域の低周波数帯の信号を、髙周波増幅器12 を介してバンドパスフィルタ13に供給し、このフィル タ13で再度VHF帯域の低周波数帯の抽出処理を行っ て、チューナIC40に供給する。また、バンドパスフ イルタ21で抽出したVHF帯域の髙周波数帯の信号 を、髙周波増幅器22を介してバンドパスフィルタ23 に供給し、このフィルタ23で再度VHF帯域の髙周波 数帯の抽出処理を行って、チューナIC40に供給す る。さらに、バンドパスフィルタ31で抽出したUHF 帯域の信号を、髙周波増幅器32を介してバンドパスフ ィルタ33に供給し、このフィルタ33で再度UHF帯 域の抽出処理を行って、チューナIC40に供給する。 なお、各高周波増幅器12,22,32は、後述するP LL IC50内のデコーダ55から供給される制御信 号により、その動作が制御される。

【0016】次に、チューナIC40の構成について説 明すると、このチューナIC40はPLL IC50側 から発振周波数を制御する制御電圧が供給され、この制 御電圧信号を切換スイッチ41の可動接点41mに供給 接点41a,41b,41cを有し、後述するPLLI C50内のデコーダ55から供給される切換制御信号に より、切換えが制御される。そして、この切換スイッチ 41の第1の固定接点41aに得られる制御電圧を、第 1の電圧制御発振器42に供給し、第2の固定接点41 bに得られる制御電圧を、第2の電圧制御発振器43に 供給し、第3の固定接点41cに得られる制御電圧を、 第3の電圧制御発振器44に供給する。

【0017】そして、第1の電圧制御発振器42の発振

ンドパスフィルタ13が出力するVHF帯域の低周波数 帯の受信信号と混合し、所定の周波数の中間周波信号と する。また、第2の電圧制御発振器43の発振出力を第 2の混合器46に供給し、この混合器46でバンドパス フィルタ23が出力するVHF帯域の髙周波数帯の受信 信号と混合し、所定の周波数の中間周波信号とする。さ らに、第3の電圧制御発振器44の発振出力を第3の混 合器47に供給し、この混合器47でバンドパスフィル タ33が出力するUHF帯域の受信信号と混合し、所定 の周波数の中間周波信号とする。そして、各混合器4 5, 46, 47が出力する中間周波信号を、チューナ I C40の出力として、VIF IC70に供給する。

【0018】また、チューナIC40内の各電圧制御発 振器 4 2, 4 3, 4 4 の発振出力を、PLL IC 5 0 に供給する。このPLL IC50内では、チューナI C40から供給される発振出力を1/N分周器51に供 給し、この分周器51で分周された信号を位相比較器5 2に供給する。この場合、1/N分周器51の分周比N は、後述するデコーダ55から供給される制御信号によ り制御される。

【0019】そして、PLL IC50は基準発振器5 3を備え、この基準発振器53の発振出力を位相比較器 52に供給し、この位相比較器52で分周器51の出力 と位相比較する。そして、比較誤差信号をローパスフィ ルタ54に供給し直流化する。そして、このローパスフ イルタ54で直流化された誤差信号を、PLL IC5 OからチューナIC40に発振周波数を制御する制御電 圧として供給する。

【0020】また、PLL IC50はデコーダ55を 備え、このデコーダ55にチューナの各部の動作を制御 するコントローラ60から制御指令が供給されるように してある。このデコーダ55では、コントローラ60か ら供給される制御指令のデコードを行って、対応した回 路に対応した制御信号を供給するようにしてある。この 場合、PLL IC50内の回路の制御としては、1/ N分周器51の分周比Nを制御するようにしてある。な お、本例のコントローラ60は、このチューナが内蔵さ れた機器の各部の制御を行うコントローラとしてあり、 チューナとは別体の回路としてあり、この機器が備える する。この切換スイッチ41は第1,第2,第3の固定 40 選局キーなどの操作情報が供給されると共に、放送方式 の判別回路(図示せず)から受信信号の放送方式に関す る情報が供給される。

【0021】このようにチューナIC40とPLL I C50が構成されていることで、PLL IC50内の 各回路とチューナIC40内の電圧制御発振器42, 4 3, 44とでフェーズ・ロックド・ループ回路(いわゆ るPLL回路)が構成され、切換スイッチ41の接続状 態に応じて何れかの電圧制御発振器42、43又は44 に制御電圧が供給され、この制御電圧が供給される電圧 出力を第1の混合器45に供給し、この混合器45でバ 50 制御発振器42,43又は44の発振出力により、何れ かの帯域(VHF帯のローチャンネル、ハイチャンネル 又はUHF帯)の所望のチャンネルの信号が中間周波信 号とされる。

【0022】そして、チューナIC40が出力する中間 周波信号が供給されるVIF IC70では、この中間 周波信号より映像信号及び音声信号を抽出する中間周波 処理が行われる。即ち、VIF IC70に供給される 中間周波信号を、弾性表面波フィルタ(SAWフィル タ) 71に供給し、中間周波信号を信号処理に適した帯 域特性とし、この弾性表面波フィルタ71の出力を映像 検波回路72に供給する。そして、この映像検波回路7 2で映像検波を行い、検波信号を切換スイッチ 73の可 動接点73mに供給する。この切換スイッチ73は、P LL IC50内のデコーダ55から供給される制御信 号により切換えが制御され、第1, 第2, 第3の固定接 点73a、73b、73cを有する。

【0023】そして、第1、第2、第3の固定接点73 a, 73b, 73cに得られる映像検波信号を、それぞ れ第1, 第2, 第3の音声トラップ用フィルタ74, 7 5, 76に供給する。この第1, 第2, 第3の音声トラ ップ用フィルタ74、75、76は、それぞれ音声信号 成分を除去する特性が異なり、例えば第1のフィルタ7 4は映像信号成分から4.5MHz離れた音声信号成分 を除去する特性としてあり、第2のフィルタ75は映像 信号成分から5. 5MHz離れた音声信号成分を除去す る特性としてあり、第3のフィルタ76は映像信号成分 から6.5MHz離れた音声信号成分を除去する特性と してある。そして、各音声トラップ用フィルタ74、7 5, 76で音声信号成分が除去された映像信号を、映像 信号出力端子77に供給し、この出力端子77から後段 の映像信号処理回路(図示せず)に供給する。

【0024】また、弾性表面波フィルタ71の出力を切 換スイッチ81の可動接点81mに供給する。この切換 スイッチ81は、PLL IC50内のデコーダ55か ら供給される制御信号により切換えが制御され、第1, 第2, 第3の固定接点81a, 81b, 81cを有す る。そして、第1, 第2, 第3の固定接点81a, 81 b, 81cに得られるフィルタの出力を、それぞれ第 1, 第2, 第3の音声信号抽出用フィルタ82, 83, 84に供給する。この第1, 第2, 第3の音声トラップ 40 データをデコードした結果に基づいて、デコーダ55か 用フィルタ82、83、84は、それぞれ音声信号成分 を除去する特性が異なり、例えば第1のフィルタ82は 映像信号成分から4. 5MH z離れた音声信号成分を抽 出する特性としてあり、第2のフィルタ83は映像信号 成分から5. 5MHz離れた音声信号成分を抽出する特 性としてあり、第3のフィルタ84は映像信号成分から 6. 5MHz離れた音声信号成分を抽出する特性として ある。そして、各音声信号抽出用フィルタ82,83, 84で抽出した音声信号成分を、音声検波回路85に供 給して音声の検波を行い、検波された音声信号を音声信 50 コントローラ60から制御信号を出力する出力ポートの

号出力端子86に供給し、この出力端子86から後段の

音声信号処理回路(図示せず)に供給する。 【0025】次に、本例のチューナの動作について説明

する。まず、受信するチャンネルが何れの帯域かコント ローラ60で判断され、この判断に基づいてPLL I C50のデコーダ55に受信帯域に関するデータを供給 する。そして、デコーダ55でこのデータのデコード で、何れの帯域を受信するのか判断し、対応した帯域の 髙周波増幅器12,22又は32に制御信号を供給する と共に、切換スイッチ41を対応した帯域の電圧制御発 振器42,43又は44側に切換えさせる。このように 制御されることで、例えばVHF帯のローチャンネルを 受信する場合には、高周波増幅器12に制御信号が供給 されて、この帯域の信号の増幅を行うと共に、切換スイ ッチ41の可動接点41mが第1の固定接点41aに接 続され、電圧制御発振器42を使用したPPL回路が構 成され、混合器45でVHF帯のローチャンネルの受信 信号を中間周波信号にする処理が行われる。

【0026】そして、このときの受信チャンネルのデー 20 タが、コントローラ60からデコーダ55に供給され、 このデコーダ55でのデータのデコードで、分周器51 に設定する分周比Nを決定させる。このようにしてPL L回路のループを制御することで、各混合器45,46 又は47で中間周波信号とされる受信信号の周波数が決 まり、いわゆる周波数シンセサイザ方式のチューナが構 成される。ここまでの受信処理は、各放送方式で共通で ある (但し通常は放送方式によりチャンネルの周波数割 当てが異なる)。

【0027】そして、このように受信して得た中間周波 30 信号を、中間周波処理回路であるVIF IC70に供 給し、検波された映像信号より音声成分を除去すると共 に、音声信号成分だけを抽出して音声信号を得るのであ るが、この音声信号成分の状態は上述した〔表1〕に示 すように放送方式により異なるので、切換スイッチ73 及び81によりフィルタを切換えて、各放送方式に対応 させるようにしてある。

> 【0028】そして本例においては、この放送方式に応 じた切換スイッチ73,81の切換えを、コントローラ 60からPLL IC50のデコーダ55に供給される ら各切換スイッチ73、81に供給される切換制御信号 により行うようにしてある。従って、VIF IC70 内での放送方式による切換えは、PLL IC50内の デコーダ55からの制御だけで行われ、VIF IC7 0での中間周波処理のためにコントローラ60から直接 制御信号を伝送させる必要がない。このように、複数の 放送方式に対応させるために、コントローラ60からV IF IC70側に直接制御信号を伝送させる必要がな いことで、それだけマイクロコンピュータで構成された

7

数を少なくでき、コントローラ60の構成を簡単にすることができる。また、各部に制御信号を供給するPLLIC50内のデコーダ55は、PLLIC50内の分周器51の制御のために本来設けられたものを兼用しているので、VIFIC70などの制御のために専用のデコーダを設ける必要がなく、回路構成が簡単になる。

【0029】なお、本例のチューナの場合には、PLLIC50内のデコーダ55からVIF IC70内の切換スイッチなどに制御信号を供給する伝送線を設ける必要があるが、このPLLIC50やVIF IC70は、同一基板上に一体的に構成されているので、制御信号の伝送線を設けるのが容易にでき、別体化されたコントローラ60から直接各部に制御信号を伝送させる伝送線を設ける場合に比べ、簡単な構成で実現できる。

【0030】なお、上述実施例においては、中間周波処理回路内の音声トラップ用フィルタと音声信号抽出用フィルタの切換を、コントローラからPLL IC内のデコーダを経由して制御するようにしたが、放送方式に応じて切換える必要のある他の回路の切換えを、同様にし

て行うようにしても良い。

[0031]

【発明の効果】本発明によると、PLL部に制御信号を 供給することで、中間周波信号処理部内の処理状態が切 換わるので、放送方式の切換えなどのために、コントロ ーラから中間周波信号処理部に直接制御信号を供給する 必要がなくなり、それだけ制御系の構成が簡単になる。

【図面の簡単な説明】

【図1】本発明の一実施例を示す構成図である。

0 【符号の説明】

- 40 チューナIC
 - 50 PLL IC
 - 55 デコーダ
 - 60 コントローラ
 - 70 VIF IC
 - 73,81 切換スイッチ
 - 74, 75, 76 音声トラップ用フィルタ
 - 82, 83, 84 音声信号抽出用フィルタ

【図1】

